



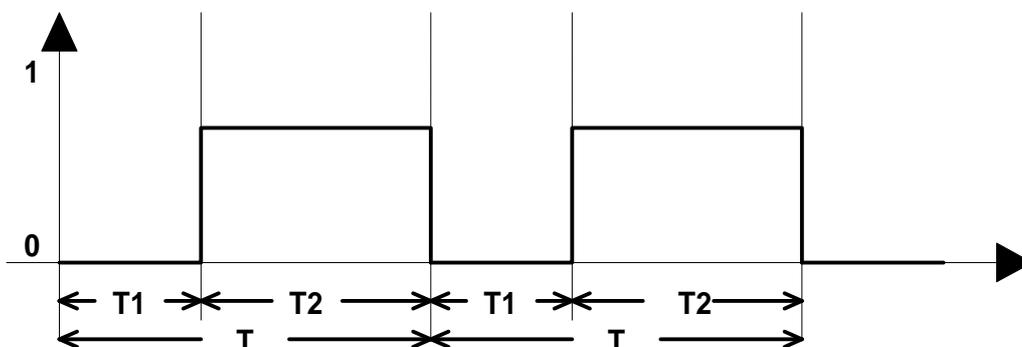
## 一、 特征

- Ø 产品采用 CMOS 工艺，自身功耗低。工作电压宽，抗干扰能力强。
- Ø 产品可以实现循环定时，一路输出，高低电平两种状态精确定时。
- Ø 外接 32768 晶振，八种不同的定时模式。
- Ø 高低电平都有很强的推力，3V 时高电平有 20mA、低电平有 40mA 的推力。
- Ø 有六种 option 选择定时时间，可以方便测试和选择更宽的定时时间。
- Ø 上电后，如果晶振不起振，OUT 输出高阻。晶振起振后 OUT 输出低电平，定时时间到 OUT 输出高电平。
- Ø TC 脚用于加快定时测试。按下 TC，定时几个小时，OUT 就相应的闪几次，闪动频率为 2.3Hz。
- Ø OP1~OP6 邦定 PAD 采用低功耗设计，OUT 输出高电平时，邦定 PAD 无电流。

## 二、 点位图及脚位说明

名称	X	Y	功能说明
XI	140.00	645.45	外接晶振或电阻
TC	140.00	487.90	按键
T1	38.10	174.65	
GND	140.00	70.00	电源负极
OUT	416.70	70.00	输出
VCC	709.75	70.00	电源正极
OP1	710.00	229.70	周期 OPTION
OP2	710.00	464.80	周期 OPTION
OP3	709.00	613.65	周期 OPTION
OP4	710.00	850.00	占空比 OPTION
OP5	570.00	850.00	占空比 OPTION
OP6	339.40	850.00	占空比 OPTION
XO	140.00	850.00	外接晶振或电阻

## 三、 输出波形图



- Ø T 为定时周期；
- Ø T1 为低电平输出；
- Ø T2 为高电平输出。



深圳市晶峰达电子科技有限公司

东莞市琪芯电子有限公司

电话: 13798528768, 0769-81555915 传真: 85338927

邮箱: info@jfd-ic.com, QQ: 1873357672

网址: www.jfd-ic.com MSN: aleafuyzf@hotmail.com

Skype: jumfuyu 阿里旺旺: 晶峰达电子科技

## DL9442 循环定时 IC

### 四、 功能说明

Ø XI 和 XO 外接 32768 晶振;

Ø 用 OP4、OP5、OP6 来选择输出电平的占空比, (以 OP1、OP2、OP3 不接为例, T1、T2 的单位小时) 占空比见下表:

OP4	OP5	OP6	T1	T2	OP4	OP5	OP6	T1	T2
不接	不接	不接	8	16	1	1	不接	3	21
1	不接	不接	5	19	1	不接	1	4	20
不接	1	不接	10	14	不接	1	1	6	18
不接	不接	1	2	22	1	1	1	7	17

Ø 用 OP1、OP2、OP3 来选择输出周期的缩放, 可以选择更我的定时周期 T, 见下表: (t: 加快的倍数、T 定时周期)

OP1	OP2	OP3	t	T	OP1	OP2	OP3	t	T
不接	不接	不接	1	24 小时	1	1	不接	64	22 分 30 秒
1	不接	不接	32768	2.6 秒	1	不接	1	8	3 小时
不接	1	不接	32768	21 秒	不接	1	1	1/8	8 天
不接	不接	1	512	168.7 秒	1	1	1	内部测试选择	

### 五、 电特性

参数	符号	最小值	典型值	最大值	单位	测试条件
工作电压	VDD	2.2	3	5	V	
工作电流	IOP	--	--	20	uA	VDD=3V, No load
OUT 推动电流	IOH	--	10	--	mA	VDD=3V, Vload=0.7V
OUT 推动电流	IOL	--	40	--		VDD=3V, Vload=1.8V
工作温度	Temp	0	25	60	°C	



六、应用电路图

