



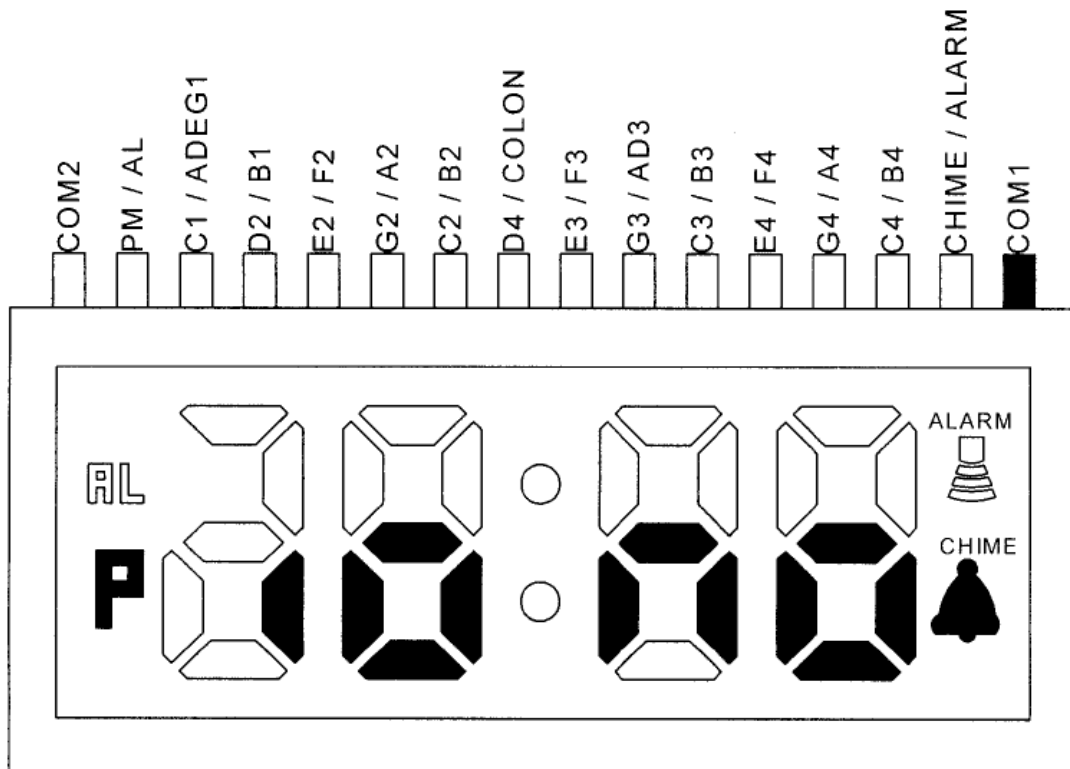
FUNCTIONS

- 6function : Month, Date, Hour, Minute, Second;
- 30s alarm sound;
- Chime on every hour;
- Selectable 12/24-hour format;
- 4-year calendar ;
- One-touch correction of time error within 30 seconds;
- Alarm , Chime enable/disable ;
- 2-switch sequential operation;
- LCD test;

FEATURES

- Single-chip CMOS construction;
- Drivers 4-digit duplexed LCD with AM/AL-Time, Alarm and Chime mark;
- Colon display;
- On-chip oscillator, capacitive, resistor and voltage doubler;
- 32,768Hz crystal frequency;
- Direct drive of piezoelectric transducer;
- Single 1.5V battery operation;

LCD 字形显示



LCD电压3V, 1 / 2 Duty, 1 / 2 Bias

功能

- 5种功能: 月, 日, 时, 分, 秒;
- 30秒闹响时长;
- 整点闹响;
- 可选12/24小时制;
- 4年日历;
- 按键一次校正30秒内误差;
- 报时, 闹钟;
- 2键顺序操作;
- LCD测试;

特点

- 单个芯片CMOS结构;
- 4位LCD显示, 带上下午时间, 报时, 闹钟标志;
- 冒号显示;
- 内置晶振, 电容, 电阻及倍压;
- 32,768Hz晶振频率;
- 直接驱动蜂鸣器;
- 单个1.5V电池工作;

***没有贪睡功能

➤ 时间设置：↵



在正常时间显示画面：按 C 键六次进入时间设置模式的分钟调整，按 D 键即可调整小时数值。（在调整小时数值时，屏幕上会显示：A、P 或 H 字符。A：表示上午，P 表示下午，H 表示 24 小时制）再按 C 键一次进入时间设置模式的分钟调整，按 D 键即可调整分钟数值。然后按 C 键一次返回到正常时间显示画面。最后按 D 键一次时间开始走时。↵

➤ 日期设置：↵


在正常时间显示画面：按 C 键四次进入日期设置模式的月份调整，按 D 键即可调整月份的数值。再按 C 键一次进入日期设置模式的日调整，按 D 键即可设置日数值。最后按 C 键三次返回到正常时间显示画面。↵

➤ 闹钟设置：↵

在正常时间显示画面：按 C 键两次进入闹钟设置模式的分钟调整，按 D 键即可调整小时的数值。再按 C 键一次进入闹钟设置模式的分钟调整，按 D 键即可调整分钟数值。最后按 C 键一次返回到正常时间显示画面。↵

闹钟的开启和关闭：在正常时间显示画面：按 C 键一次进入闹钟的开关模式，再按 D 键一次屏幕上显示  符号，表示闹钟已开启。再按 D 键三次  符号消失，表示闹钟已关闭，最后按 C 键三次返回正常时间画面。↵

整点报时的开启和关闭：在正常时间显示画面：按 C 键一次进入闹钟的开关模式，再按 D 键两次屏幕上显示  符号，表示整点报时已开启。↵

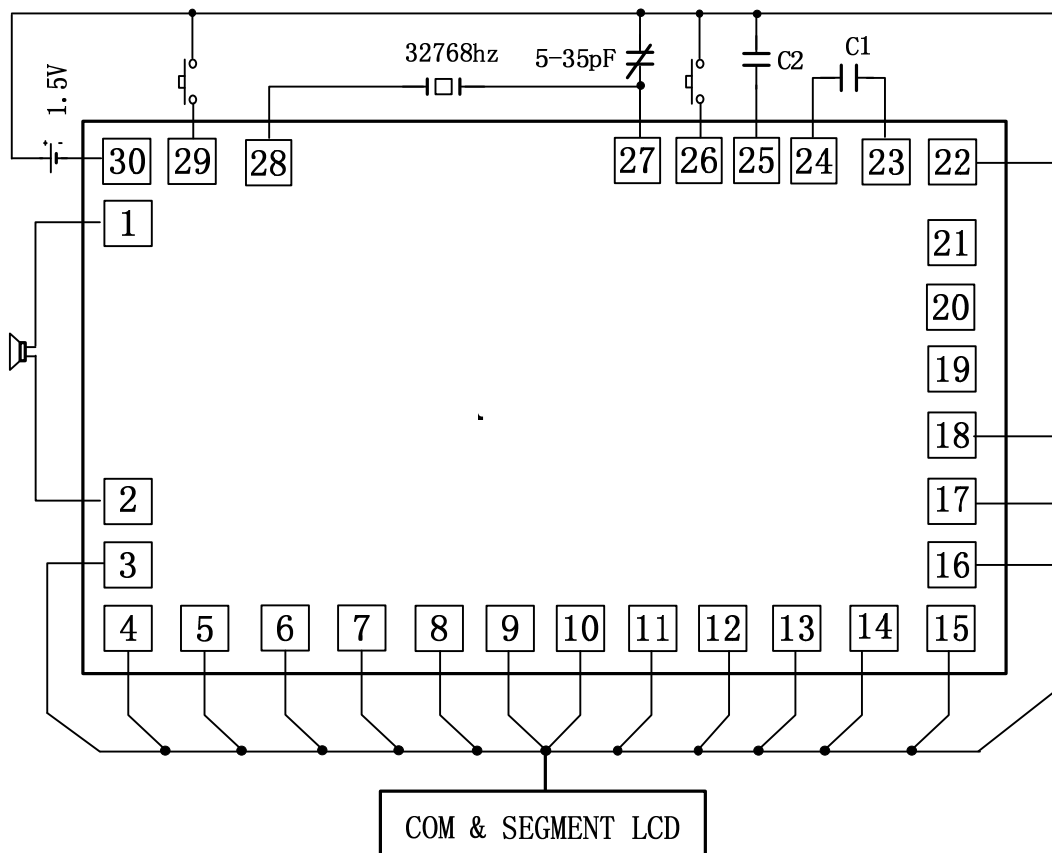
再按 D 键两次  符号消失，表示整点报时已关闭，最后按 C 键三次返回正常时间画面。↵

贪睡功能：定时闹钟响闹中，按 D 键 1 次响闹停止待 5 分钟后又会上响闹。↵

➤ APPLICATION INFORMATION

Pad	Name	X,Y	Pad	Name	X,Y
1	AL2	75, 634	17	PM	1395, 345
2	AL1	75, 343	18	COM2	1395, 475
3	COM1	75, 223	19	T1	1395, 595
4	CHIME	75, 75	20	T2	1395, 705
5	B4/C4	70, 75	21	T3	1395, 815
6	A4/G4	310, 75	22	VDD	1395, 940
7	F4/E4	430, 75	23	CAP	1043, 935
8	B3/C3	550, 75	24	IKO	922, 935
9	AD3/G3	670, 75	25	GND	803, 935
10	F3/E3	810, 75	26	S	683, 935
11	COL/D4	910, 75	27	XO	563, 935
12	B2/C2	1030, 75	28	XI	310, 935
13	A2/G2	1150, 75	29	D	190, 935
14	F2/E2	1270, 75	30	VSS	70, 945
15	BC1/D2	1390, 75			
16	ADEG1/C1	1395, 215			

➤ APPLICATION DIAGRAM 参考电路图



- 注：
1. 芯片衬底接 VDD;
 2. C1=0.1 μ F, C2=0.1 μ F;
 3. PAD 坐标以芯片左下脚为原点
 4. T1 到 T3 为测试端

三