

DL8278 时钟功能，闹钟功能，日历功能，测温功能，测湿功能

一、主要技术指标

- 1、 走时精度：±1 秒/日
- 2、 温度精度：±1℃ (-10℃~+50℃)
- 3、 湿度精度：±5%RH (40%RH~80RH)
±8%RH (10%RH~40%RH, 80%RH~95%RH)。
- 4、 电池：两节 AA 电池 (3V)
- 5、 四个按键功能：SET、UP、DOWN、SNZ

二、功能特点

- 1、 温度、湿度、时间、日期、星期、闹钟同屏显示。
- 2、 闹钟功能：3 组闹钟设置，分别可以设置 5/6/7 天模式。
- 3、 贪睡功能：5 分钟贪睡时间。
- 4、 背光功能：点亮背光时间 5 秒。
- 5、 12/24 小时制选择。
- 6、 日历功能：2019. 1. 1~2099. 12. 31
- 7、 温度检测功能：检测范围-10℃~50℃，检测周期为 20 秒。（超出最低温度显示 LL，超出最高温度显示 HH）。
- 8、 湿度检测功能：检测范围 10%RH~95RH，检测周期为 20 秒。（超出最低湿度显示 LL，超出最高湿度显示 HH）。

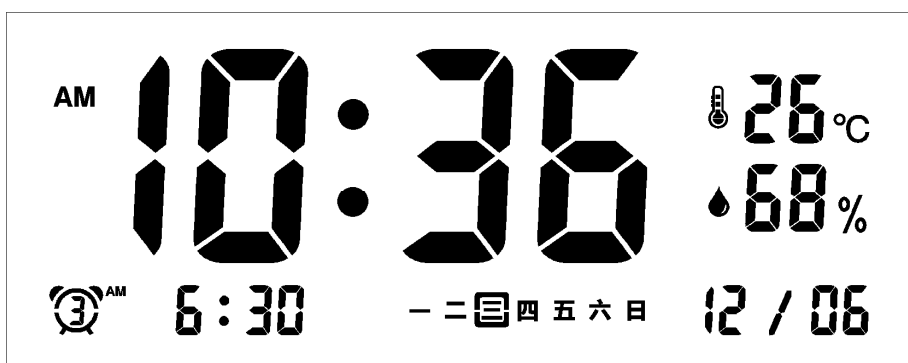
三、LCD 显示图（图示仅供参考）

DL8278 时钟功能，闹钟功能，日历功能，测温功能，测湿功能

全屏显示：



正常显示：



四、使用说明

1、上电

上电 LCD 全显 2 秒后进入正常显示状态。

上电默认：

› 时间显示：0:00（24 小时制）

› 年月日：2019 年 1 月 1 日

› 闹钟默认关闭，闹钟 1 时间 6:00(24 小时制)，闹钟 2 时间 7:00（24 小时制），闹钟 3 时间 8:00（24 小时制）。

2、时钟设置

DL8278 时钟功能，闹钟功能，日历功能，测温功能，测湿功能

在正常时间显示模式下，长按【SET】键进入设置状态，年份闪烁；

按【UP】或【DOWN】键调整至所需的年份，单按【SET】键确认；

月份闪烁，按动【UP】或【DOWN】键调整至所需的月份，单按【SET】键确认；

日期闪烁，按动【UP】或【DOWN】键调整至所需的日期，单按【SET】键确认；

24 时制闪烁，按动【UP】或【DOWN】键调整至所需的时制，单按【SET】键确认；

时制闪烁，按动【UP】或【DOWN】键调整至所需的时钟，单按【SET】键确认；

分钟闪烁，按动【UP】或【DOWN】键调整至所需的分钟确认并退出设置状态。

注：设置过程中，长按【UP】或【DOWN】键有快加或快减功能。

3、 闹钟设置

› 在正常时间显示模式下，短按【UP】键切换闹钟 1/2/3 组显示，切换到哪一组闹钟固定显示该组闹钟时间，短按【SET】键进入闹钟设置状态，闹钟时钟闪烁，按动【UP】或【DOWN】键调整至所需要的时钟，单按【SET】键确认；分钟闪烁，按动【UP】或【DOWN】键调整至所需要的分钟，单按【SET】键确认；5/6/7 天模式选择按动【UP】或【DOWN】键调整至所需要的工作日闹钟模式，单按【SET】键确认并退出设置状态。（每组闹钟设置方式一

DL8278 时钟功能，闹钟功能，日历功能，测温功能，测湿功能

样，切换显示哪组闹钟就可以设置该组闹钟响闹时间)。

注：设置过程中，单按【UP】或【DOWN】键为设置数值加一或减一，长按快加或快减。

› 在正常闹钟响闹状态下，轻触【SNZ】键进入闹钟贪睡模式，贪睡时间 5 分钟，可持续 3 次贪睡，贪睡模式开启后，可长按 3 秒【SNZ】键关闭贪睡模式；闹钟响闹时，长按【SNZ】键 3 秒停止当日闹钟，次日闹钟时间到达时继续响闹。

› 在正常时间显示状态下，短按【DONW】键开启和关闭闹钟，闹钟开启时闹钟符号显示，闹钟关闭时闹钟符号将不显示。

4、响闹方式

0-10 秒：每秒“哔”一声

10-20 秒：每秒“哔哔”两声

20-30 秒：每秒“哔哔哔哔”四声

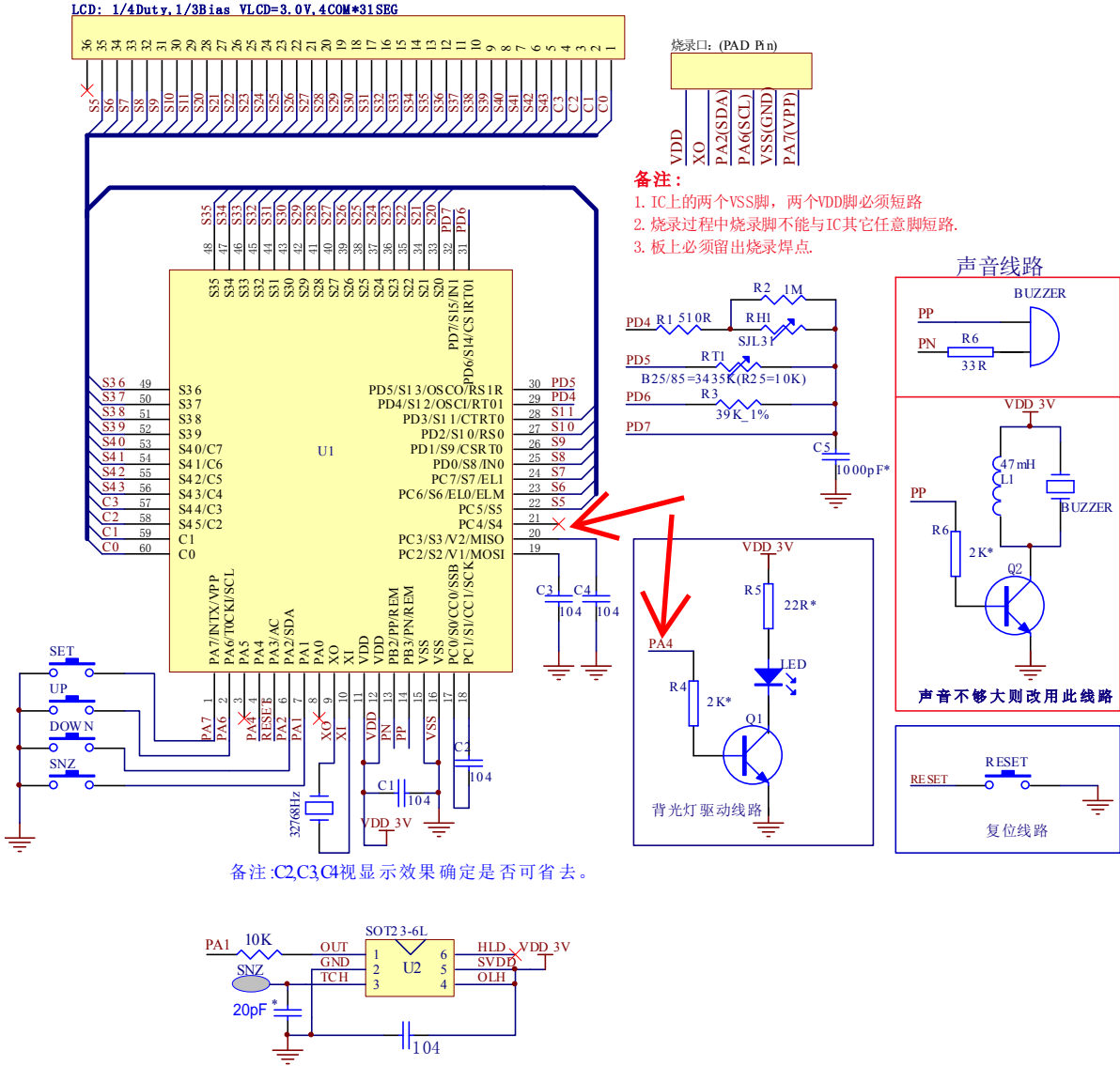
30 秒以后：连续“哔”声

5、备注

闹铃时间：在闹铃响起后，如不按任何按键，闹钟会在 1 分钟内自动关闭，第二天同一时间再次响起。

当 3 组闹铃同时响闹时：闹铃 1 优先响闹。

应用线路图:



*号元件可能需根据实物情况调整参数。

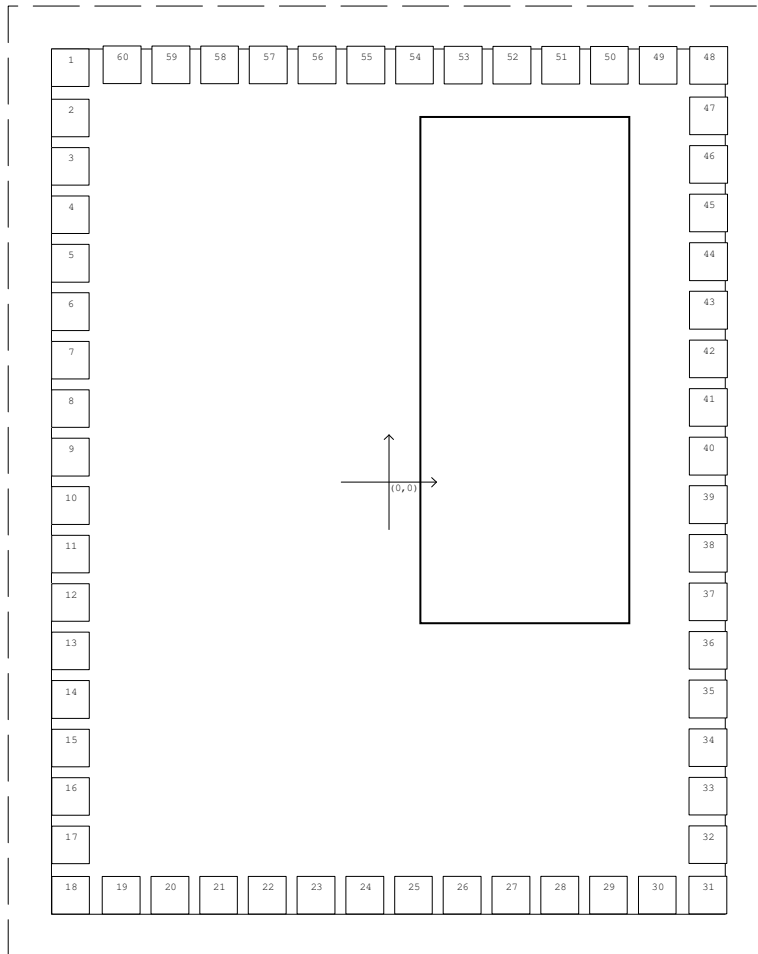
测温湿度的R3一定要用39K_1%,不然不准

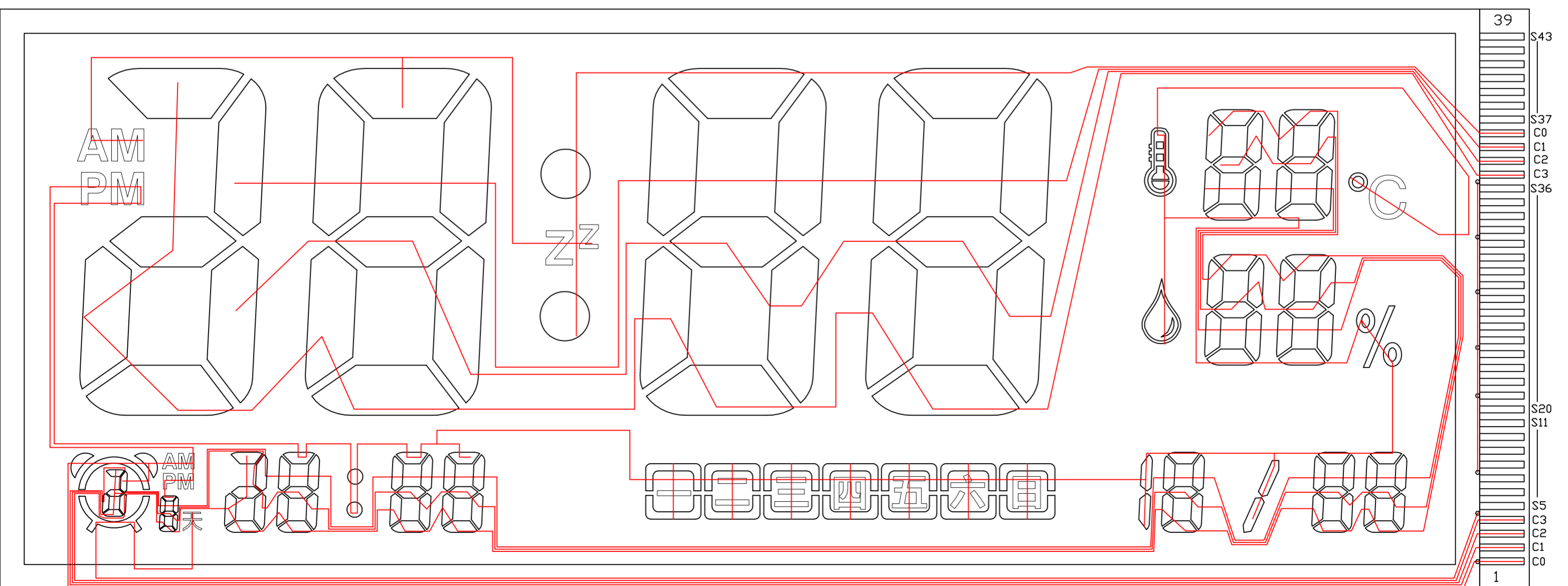
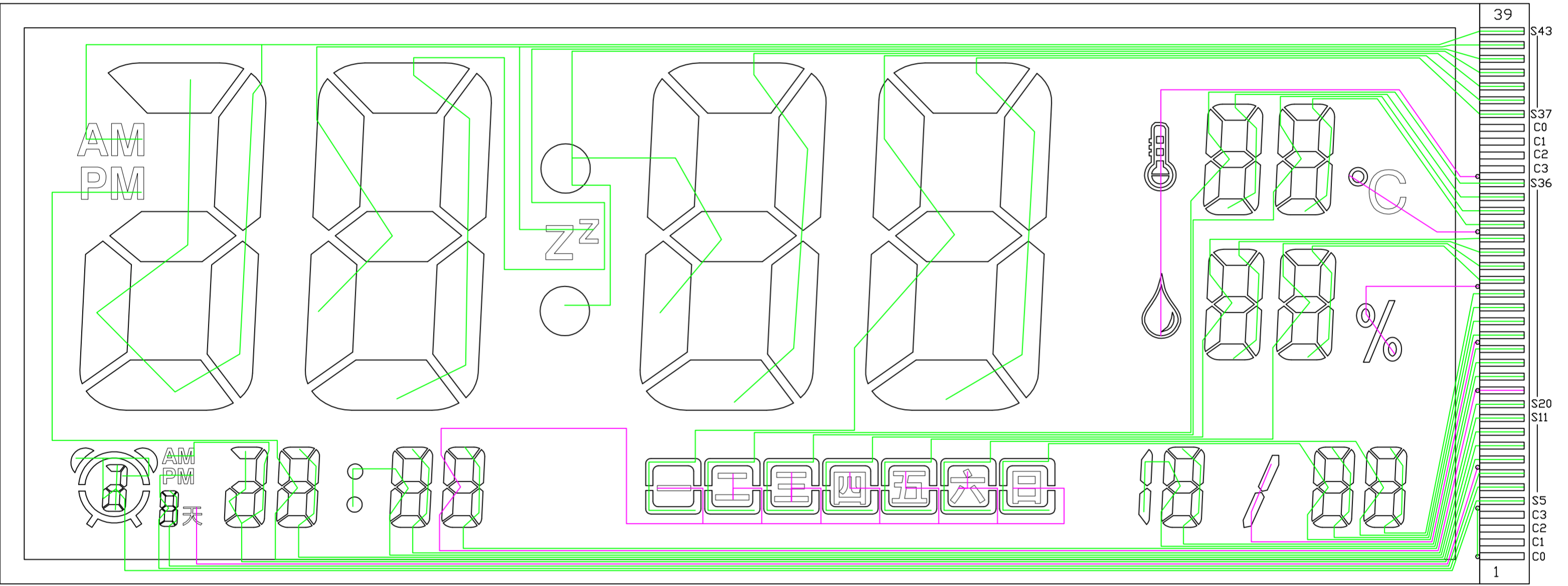
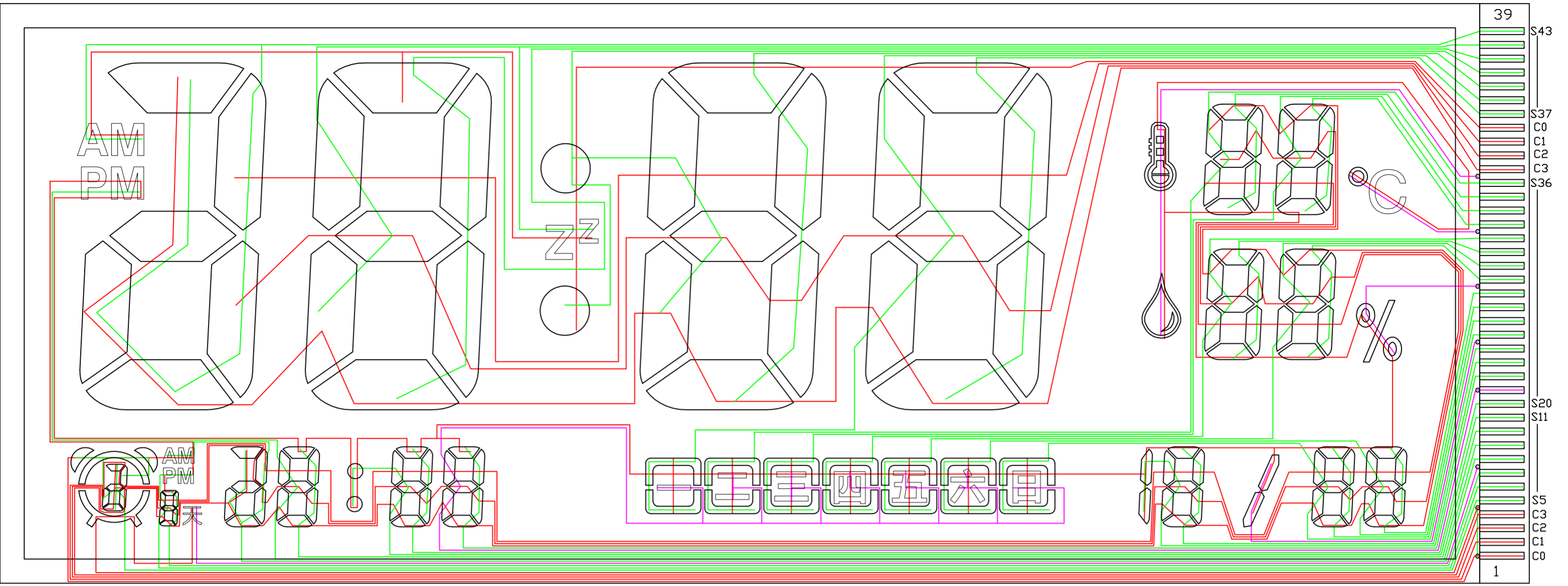
PAD

Pad Assignment:

No.	Name	X	Y	No.	Name	X	Y	No.	Name	X	Y
1	PA7_INTX_VPP	-588.23	768.23	21	PC4_S4	-315	-768.23	41	S28	588.23	135
2	PA6_T0CKI_SCL	-588.23	674.99	22	PC5_S5	-225	-768.23	42	S29	588.23	225
3	PA5	-588.23	585	23	PC6_S6_EL0_ELM	-135	-768.23	43	S30	588.23	315
4	PA4	-588.23	495	24	PC7_S7_EL1	-45	-768.23	44	S31	588.23	405
5	PA3_AC	-588.23	405	25	PD0_S8_IN0	45	-768.23	45	S32	588.23	495
6	PA2_SDA	-588.23	315	26	PD1_S9_CSRT0	135	-768.23	46	S33	588.23	585
7	PA1	-588.23	225	27	PD2_S10_RS0	225	-768.23	47	S34	588.23	674.99
8	PA0	-588.23	135	28	PD3_S11_CTRT0	315	-768.23	48	S35	588.23	768.23
9	XO	-588.23	45	29	PD4_S12_OSCI_RT01	405	-768.23	49	S36	494.99	768.23
10	XI	-588.23	-45	30	PD5_S13_OSCO_RS1R	494.99	-768.23	50	S37	405	768.23
11	VDD:	-588.23	-135	31	PD6_S14_CS1RT01	588.23	-768.23	51	S38	315	768.23
12	VDD:	-588.23	-225	32	PD7_S15_IN1	588.23	-674.99	52	S39	225	768.23
13	PB2_PP_REM	-588.23	-315	33	S20	588.23	-585	53	S40_C7	135	768.23
14	PB3_PN_REM	-588.23	-405	34	S21	588.23	-495	54	S41_C6	45	768.23
15	VSS:	-588.23	-495	35	S22	588.23	-405	55	S42_C5	-45	768.23
16	VSS:	-588.23	-585	36	S23	588.23	-315	56	S43_C4	-135	768.23
17	PC0_S0_CC0_SSB	-588.23	-674.99	37	S24	588.23	-225	57	S44_C3	-225	768.23
18	PC1_S1_CC1_SCK	-588.23	-768.23	38	S25	588.23	-135	58	S45_C2	-315	768.23
19	PC2_S2_V1_MOSI	-494.99	-768.23	39	S26	588.23	-45	59	C1	-405	768.23
20	PC3_S3_V2_MISO	-405	-768.23	40	S27	588.23	45	60	C0	-494.99	768.23

*The IC substrate should be connected to Vss in the PCB layout artwork.





00:00:00

8:00

星期

一

二

三

四

五

六

日

温度 25.0°C
湿度 33.3%

11月 / 01日

